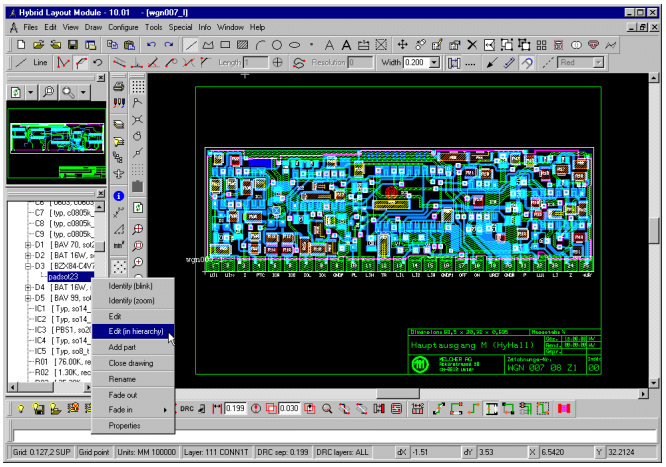
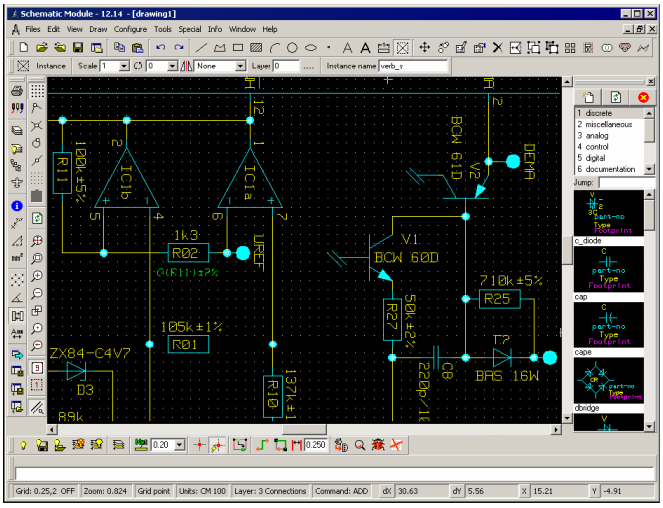
Проектирование LTCC устройств



Программный пакет HYDE производства немецкой компании Durst CAD/Consulting GmbH представляет собой специализированную систему проектирования, предназначенную для разработки топологий гибридных и LTCC устройств, и включает в себя все необходимые для этого инструменты: начиная с редактора принципиальных схем и топологий, модулей проектирования гибридных резисторов и верификации DRC и заканчивая средствами генерации выходных файлов для производственного оборудования.

Пакет HYDE предлагает пользователям интегрированное решение, обеспечивающее эффективную работу по проектированию и анализу схем на керамических подложках. Графический интерфейс системы оптимизирован под решение сложных задач, комбинирующих электронные и механические элементы, и не требует мощных аппаратных ресурсов.



Система проектирования обеспечивает:

— Разработку принципиальной схемы устройства

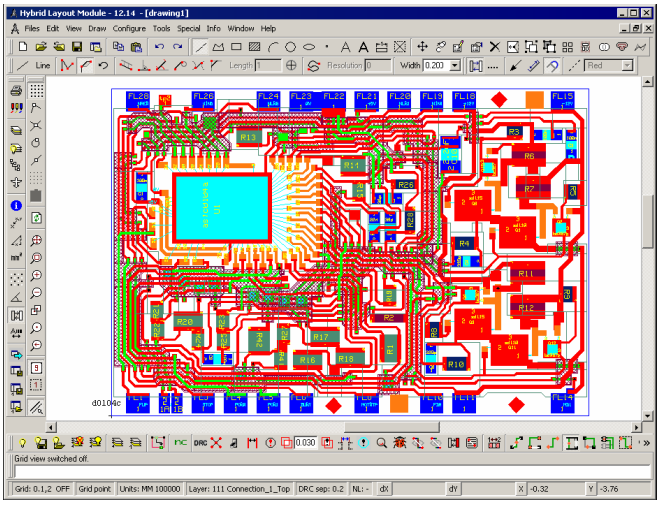
— Передачу данных в редактор топологий

— Создание библиотек элементов

— Просмотр трехмерного вида разработанной топологии

— Тепловой анализ топологии

— Технологическую подготовку производства



Редактор топологий предлагает следующие функции:

— Поддержка SMD и MCM устройств, а также перевернутых кристаллов

— Возможность рисования объектов с привязкой к сетке или без нее

— Автоматический расчет площади, необходимой для размещения резистора

— Расчет количества резистивной пасты

— Размещение резистора на топологии с учетом технологических площадок для подгонки номинала подрезкой

— Интерактивное редактирование уже размещенных резисторов

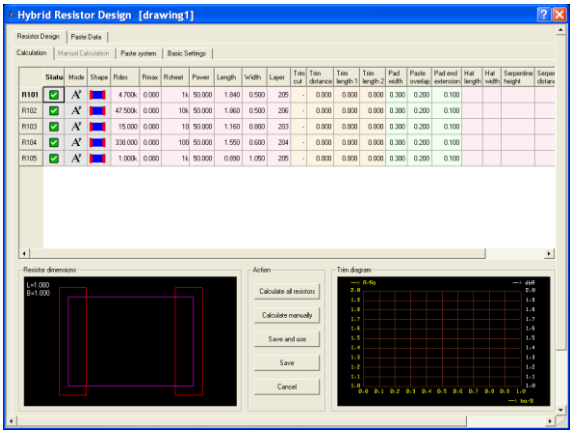
— Индивидуальные настройки слоев для контактных площадок резисторов, перемычек и SMD устройств

— Расчет длин развариваемых перемычек и контроль минимальной и максимальной их длины

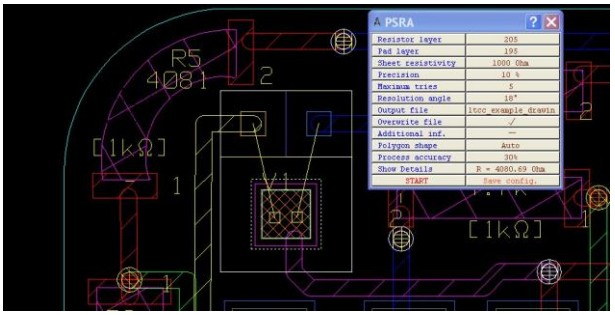
— Генерация списка соединений по топологии

— Сравнение внутреннего списка соединений с внешним, для синхронизации проекта, с данными из редактора схем

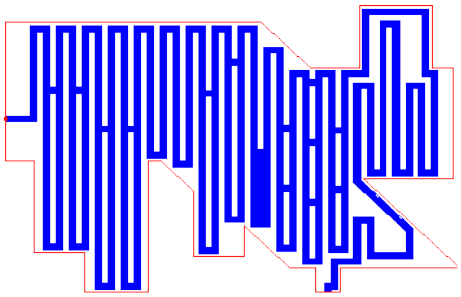
ПОЛНЫЙ НАБОР ИНСТРУМЕНТОВ ДЛЯ ПРОЕКТИРОВАНИЯ LTCC УСТРОЙСТВ



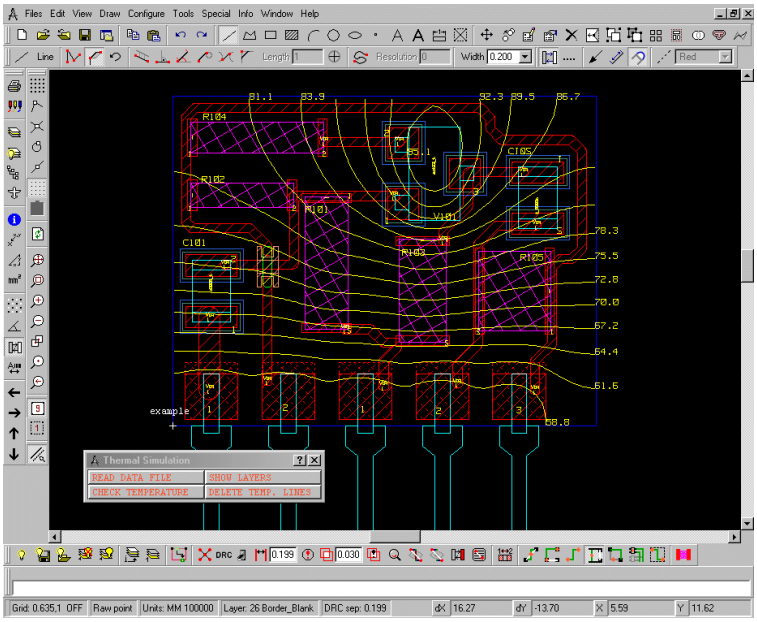
Специальный модуль позволяет заранее рассчитать набор толстопленочных резисторов, которые потом будут использованы на топологии.



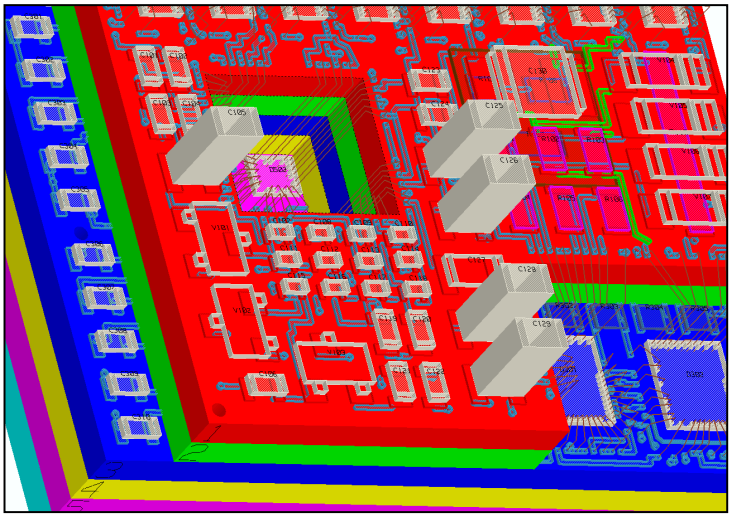
В ряде случаев резистор сначала рисуется как полигон, а потом по его топологии с помощью специального модуля рассчитывается сопротивление.



Инструмент CTFR (Create Thin Film Resistor) позволяет проектировать прецизионные тонкопленочные резисторы с учетом технологических подстроечных перемычек и шлейфов для подгонки номинала.



Модуль теплового анализа выполняет моделирование с учетом трехмерной структуры слоев. Для каждого конкретного слоя формируется собственный набор изотерм, которые отображаются различными цветами.



Программа 3D Tape Viewer позволяет выполнять просмотр трехмерного вида разрабатываемой топологии и визуальную проверку правильности расположения монтажных перемычек.

Распространение и поддержка в России:

ООО "Евроинтех"
109387, Россия, Москва, ул. Летняя, д. 6
Телефон/факс: +7-(495)-749-45-78
E-mail: sales@eurointech.ru
http://www.eurointech.ru/hyde