

НОВОСТИ EDA EXPERT

Actel анонсирует Cadence-поддержку для PROASIC PLUS FPGAs.

Для симуляции проектов на базе ProASIC Plus можно использовать симуляторы NC-Sim, NC-Verilog, NC-VHDL, Verilog Desktop, VHDL Desktop и NC-Sim DeskTop. В свою очередь, Cadence BuildGates обеспечивает эффективный синтез для ProASIC Plus.

Семейство ProASIC Plus включает 6 устройств от 150000 до 1 млн. системных вентиляей. Комбинация близкой к ASIC архитектуры и энергонезависимой флэш-памяти делает ProASIC сильной альтернативой ASIC. Устройства функционируют при выключении питания, не требуют конфигурационной памяти и обеспечивают высокую степень секретности. Поддерживается до 198 Кбит двухпортовой встроенной SRAM и 712 конфигурируемых пользователем контактов ввода/вывода. Дополнительная информация на сайте <http://www.actel.com>.

Synplicity улучшает Synplify Pro. Новая версия Synplify Pro поддерживает стандарт Verilog 2001, имеет улучшенную производительность и поддерживает новые ОС (Windows XP и Linux (RedHat 7.2)) и устройства (Altera Stratix, Actel ProASIC Plus, Lattice ispGDX2 и isp5000MX, Xilinx CoolRunner II, Virtex-II Pro FPGA).

Verilog 2001 включает в себя поддержку конфигурируемого IP-моделирования и управление проектом, языковые новшества: арифметические выражения к регистрам, литералам, оператор возведения в степень, список чувствительности, разделённый запятыми.

Дополнительная информация на сайте <http://www.synplicity.com>.

Xilinx и CoWare намерены сотрудничать в создании средств разработки Virtex II Pro на системном уровне.

При наличии таких средств пользователи смогут эффективно совместно разрабатывать программное и аппаратное обеспечение для Xilinx Virtex-II Pro чипов, имеющих встроенный процессор Power PC 405, а также для чипов Xilinx Virtex-II, используя синтезируемое описание ядра процессора MicroBlaze.

Демонстрация этих средств планируется на Programmable World 2002 <http://www.xilinx.com/pw2002>.

Дополнительная информация на сайте <http://www.CoWare.com>.

TransEDA ускоряет верификацию SoC, выпуская VN-Cover Emulator — первый в индустрии анализатор покрытия по результатам эмуляции.

VN-Cover Emulator поддерживает эмуляторы Xcite и Xtreme фирмы AXIS SYSTEMS, VStation фирмы IKOS Systems, CoBALT и CoBALT Plus фирмы QUICKTURN (подразделение Cadence). VN-Cover обеспечивает слияние результатов покрытия при симуляции и эмуляции.

Дополнительная информация на сайте <http://www.transeda.com>.

LS 2002a — новая версия LeonardoSpectrum фирмы Mentor Graphics. В настоящее время с LS работают более 30000 разработчиков, используя микросхемы фирм ALTERA, ACTEL, LATTICE, QuickLogic и XILINX. LS 2002a обеспечивает полную поддержку новых микросхем Stratix фирмы ALTERA. Теперь LS 2002a поддерживает также синтез для Actel ProASIC Plus, Lattice MACH 4a, QuickLogic Eclipse, QuickDSP, QuickPCI и QuickRAM. LS 2002a работает также и под Microsoft Windows XP (в дополнение к Windows NT, 98, 2000, Solaris и HP-UX).

Дополнительная информация на сайте <http://www.mentor.com/synthesis>.

Xilinx выпускает новые IP-компоненты для Virtex-II. Эти IP-компоненты дополнили существующее семейство LogiCORE и включают Digital Down Converter (DDC), CORDIC, Multiply-Accumulate-based Finite Impulse Response (MAC FIR) Filter, High-Performance 64-, 256-, 1024-point Complex Fast Fourier Transform (FFT)/Inverse FFT, 2-D Discrete Cosine Transform (DCT).

Дополнительная информация на сайте <http://www.xilinx.com>.

UMC первой предлагает SuperH — микропроцессорное ядро.

SuperH — независимый разработчик IP-компонент, который разрабатывает и лицензирует 32- и 64-бит RISC-процессоры. SuperH основана в 2001 году по взаимному соглашению STMicroelectronics и Hitachi.

SuperH SH-4 — 32-бит процессор, работающий на частоте 200 МГц, изготовлен по технологии 130 нм. Ранее спроектирован SuperH SH-5, ведутся разработки SH-6 и SH-7.

Дополнительная информация на сайте <http://www.umc.com>.

Cadence и Beijing организуют Институт для обучения электронному проектированию.

Этот институт станет совместным венчурным предприятием CADENCE Design Systems Inc. и BEIJING Zhongguancun Software Education Co. Ltd. Институт предназначен для обучения "post-graduate-level" инженеров. Ожидается, что он начнёт свою работу в октябре 2002 года и примет в этом году 300 студентов. Затем планируется ежегодно обучать 1000 студентов в год в течение пяти лет.

Фирма CADENCE анонсировала намерение инвестировать 50 млн. долларов в создание в Китае мощной сети центров исследований, разработок, поддержки пользователей и сервиса в электронном проектировании.

Дополнительная информация на сайте <http://www.cadence.com>.

Gруппа разработчиков OT-TO Software Group выпустила очередную версию своего пакета OT-TO, включающего редактор топологий интегральных схем и систему верификации. В новую версию внесены ряд изменений. Подробнее о продукте можно узнать по адресу: <http://www.eltm.ru/index.sema?a=pages&id=23>.

Демо-версию самой последней версии пакета можно скачать по адресу: <http://www.eltm.ru/index.sema?a=demos&pid=5>.

Kомпания DOWNSTREAM Technologies объявила о выходе новой версии 7.5.2 своего продукта CAM 350. Кроме того, компания сообщает о введении специальных скидок на ряд конфигураций этого пакета, а также специальном предложении по обновлению старых версий.

Дополнительная информация о пакете представлена по адресу: <http://www.eltm.ru/index.sema?a=pages&id=43>.

Демо-версию программы можно скачать по адресу: <http://www.eltm.ru/index.sema?a=demos&pid=35>.

Kомпания ALTIUM (www.altium.com) выпустила обещанную ещё в первом квартале 2002 года новую версию своего "род-

ного" продукта Protel DXP. Новая версия предназначена для работы только под управлением операционных систем Windows 2000 и XP. Относительно предыдущей версии пакета Protel 99 SE внесены следующие изменения:

- значительно улучшена функциональность среды проектирования Design Explorer;
- разработан новый топологический автотрассировщик Situs;
- разработан новый редактор проектов nVisage, позволяющий создавать проекты со сложной иерархической структурой, использующие описание на языке VHDL;
- изменена система хранения данных в библиотеках компонентов и разработаны новые библиотеки.

Более подробная информация о продукте приведена по адресу: <http://www.electrade.ru/index.sema?a=pages&id=8>.

Демо-версия и видеоролик о возможностях программы находится по адресу: <http://www.electrade.ru/index.sema?a=demos&pid=34>.

Компания ALTIUM (www.altium.com) выпустила новую версию пакета P-CAD 2002. Главным изменением явилось введение в редактор печатных плат панели управления по аналогии с системой Protel DXP, а также поддержка выходного формата ODB++. Кроме этого, в программу внесено около 60 незначительных изменений. В целом выход новой версии можно было бы сравнить с выходом очередного SP4, если бы не условие платного обновления.

Демо-версию программы P-CAD 2002 можно скачать по адресу: <http://www.eltm.ru/index.sema?a=demos&pid=38>.

Немецкая компания CST (www.cst.de) выпустила новую 4-ю версию своего пакета CST Microwave Studio, предназначенного для моделирования параметров объёмных СВЧ-устройств. Обзор новых возможностей программы можно найти по адресу: <http://www.electrade.ru/index.sema?a=pages&id=108>.

Компания EAGLEWARE (www.eagleware.com) заявила о выходе новой версии своего пакета проектирования СВЧ-устройств GENESYS GENESYS 2002.09. Этот пакет показывает очень хорошие результаты при моделировании нелинейных устройств, однако проигрывает по скорости вычислений своему ближайшему конкуренту — программе Microwave Office компании AWR. Более подробное описание новой версии приведено по адресу <http://www.eagleware.com/whatsnew/index.html>.

Компания MENTOR GRAPHICS (www.mentor.com) объявила о выпуске новой вер-

сии системы проектирования печатных плат PowerPCB 5.0, ранее выпускаемой компанией INNOVEDA (www.innoveda.com) и ориентированной прежде всего на автоматическую и пакетную трассировку высокоскоростных печатных плат с учётом специфических ограничений.

Подробнее о продукте можно прочесть по адресу: <http://www.electrade.ru/index.sema?a=pages&id=163>.

Демо-версия находится по адресу: <http://www.electrade.ru/index.sema?a=demos&pid=36>.

Компания ALTIUM (www.altium.com) выпустила автономную версию редактора схем nVisage, ранее поставлявшийся только в составе пакета Protel DXP. Этот продукт представляет собой систему построения смешанных проектов, интегрирующих в сложной иерархической структуре листы принципиальных схем и текстовые описания на языке описания аппаратуры VHDL, с возможностью совместного аналого-цифрового моделирования. По сути, эта программа является симбиозом модулей Protel Schematic и Sim с пакетом PeakFPGA и позиционируется как более мощная альтернатива пакета P-CAD Analyzer. У пакета появился собственный веб-сайт www.nvisage.com.

Компания ЭлекТрейд-М (www.eltm.ru) готовит к выходу новую версию DBX утилит для оформления схем и чертежей печатных плат в пакете P-CAD 2002. В состав набора будет добавлена новая программа интеллектуального формирования DO файлов, описывающих стратегию трассировки плат с помощью популярной программы SPECCTRA производства компании CADENCE.

Популярный журнал "Компоненты и технологии" начал публикацию уроков для начинающих пользователей системы Protel DXP.

Электронную версию уроков можно найти по адресу: <http://www.eltm.ru/index.sema?a=pages&id=27>.

Отметим, что с начала 2002 в данном журнале вышел цикл статей об использовании системы OrCAD 9.0.

Компания AWR (www.mwoffice.com) заявила о подписании лицензионного соглашения с компанией SYNOPSIS, что позволит интегрировать в систему Microwave Office алгоритм моделирования смешанных аналого-цифровых сигналов HSPICE, разработанный этой компанией. Такая интеграция позволит значительно расширить функциональность системы в области разработки сложных монолитных высокочастотных интегральных схем.

Пакет Visual System Simulator также будет обновлён. В него будут добавлены специализированные библиотеки функциональ-

ных модулей, разработанные ранее английской компанией EnTegra (www.entegra.co.uk) для программы моделирования динамических систем SystemView компании ELANIX (www.elanix.com).

Демо-диски можно получить в офисе компании ЭлекТрейд-М (www.eltm.ru).

Компания ЭлекТрейд-М (www.eltm.ru) начала поставки комплекса проектирования СВЧ-микроэлектромеханических (MEMS) устройств производства компании COVENTOR. Основу данного программного обеспечения составляет интегрированный пакет CoventorWare, обеспечивающий разработчикам два встречных пути проектирования: снизу вверх и сверху вниз.

Подробнее о пакете можно прочесть по адресу: <http://www.eltm.ru/index.sema?a=pages&id=176>.

Демо-версия продукта находится по адресу: <http://www.eltm.ru/index.sema?a=demos&pid=39>.

Израильская компания A.L.D Group (www.ald.com), специализирующаяся на разработке программного обеспечения для оценки надёжности электронного оборудования, заявила о своих планах выхода на российский рынок.

На настоящий момент компания предлагает два продукта:

RAM Commander — специализированная система расчёта надёжности оборудования с интегрированными возможностями статистического анализа по методу Монте-Карло. D-LCC — специализированная программа оценки стоимости оборудования и компонентов с учётом длительности жизненного цикла изделия.

Компания ALTIUM (www.altium.com) выпустила новую 1.5 версию ПО TASKING TriCore Software Development Toolset — первого ПО, предлагающего полную поддержку новой архитектуры TriCore 2, являющейся очередной генерацией линейки 32-bit микроконтроллеров TriCore преимущественно ориентированных на быстро растущие сектора автоэлектроники и электроники для управления производственными процессами. Более подробную информацию о продуктах TASKING можно найти по адресу www.tasking.com.

Компания AGILENT TECHNOLOGIES (www.agilent.com) анонсировала последнюю версию своей Advanced Design System (ADS) 2002 — автоматизированной системы проектирования (EDA). Пакет предназначен для инженеров-разработчиков радиочастотных, СВЧ и беспроводных СВЧ-устройств. ADS 2002C предоставляет заметные улучшения в технологии моделирования и обеспечивает упрощение процесса проектирования РЧ-систем, схем и физического дизайна.